PROTECTIVE DEVICE FOR AUTOMATIC SPEED CHANGE GEAR

Patent number:

JP59097349

Publication date:

1984-06-05

Inventor:

HIDA TSUNEO; TAKEMURA SHINJI; ITOU HIROSHI;

ASAMI KEN; YAMADA SHIGEMICHI

Applicant:

AISIN SEIKI;; TOYOTA MOTOR CO LTD

Classification:

- international:

B60K20/00; B60K23/00; F16H5/66

- european:

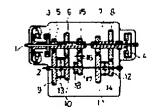
Application number: JP19820204962 19821122 Priority number(s): JP19820204962 19821122

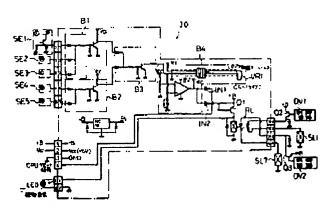
Abstract of JP59097349

PURPOSE:To assuredly protect a speed change gear in a comparatively simple structure by detecting the gear connecting state at respective portions to automatically disengage a clutch and so on when two or more sets of speed change gears are continuously coupled to a shaft at the same

time for a fixed period of time.

CONSTITUTION: When all output terminals of drivers SE1-SE3 are L, the output terminal of a NOR circuit B1 is H, and when one of the above drivers terminals is H, the NOR circuit terminal is L. When the output terminals of drivers SE4, SE5 are L, the output terminal of a NOR circuit B2 is H, and when either of the terminals of the drivers SE4, SE5 is H, the NOR circuit terminal is L. In a timer circuit B4, when the input terminal thereof is L, the output terminal thereof is L, and when the input terminal is H, the output terminal is reversed to be H after the lapse of a fixed time Tm, so that a relay RL is turned on through an inverter IN2 and a transistor Q1 to cut off power supply lines of solenoids SL6, SL7. Accordingly, even if a malfunction is caused in a speed change control circuit, damages of the output shaft and the like can be prevented reliably.





Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (JP)

① 特許出願公開

⑩公開特許公報(A)

昭59—97349

⑤ Int. Cl.³F 16 H 5/66B 60 K 20/00

識別記号

庁内整理番号 7331-3 J 6948-3D

6948-3D

43公開 昭和59年(1984)6月5日

発明の数 1 審査請求 未請求

(全 6 頁)

69自動変速機の保護装置

②特 願 昭57-204962

23/00

②出 願 昭57(1982)11月22日

仍発 明 者 飛田恒雄

豊川市国府町流霞80番地

@発 明 者 竹村愼司

豊田市前林町陣田77番地2

⑫発 明 者 伊藤寛

豊田市トヨタ町1番地トヨタ自 動車株式会社内 ⑫発 明 者 浅見謙

豊田市トヨタ町1番地トヨタ自

動車株式会社内

@発 明 者 山田繁道

豊田市トヨタ町1番地トヨタ自

動車株式会社内

⑪出 願 人 アイシン精機株式会社

刈谷市朝日町2丁目1番地

⑪出 願 人 トヨタ自動車株式会社

豊田市トヨタ町1番地

個代 理 人 弁理士 杉信興

明 級 書

1. 発明の名称

自動変速機の保護装置

- 2. 特許請求の範囲
- (1) 複数のギア接続機構を備え、それぞれのギア接続機構と入力軸もしくは出力軸を接続する複数のクラッチを備える変速機において;

変速機の入力輸と出力輸とを非接続状態に 設定する政断手段;

各々のギア接続機構のギア接続状態を検出 するギア接続検出手段;および

複数のギア接続機構のギアが同時に接続状態になり、この状態が所定時間以上継続すると、 遮断手段を付勢して入力軸と出力軸との接続を遮 断する側御手段;

を備える自動変速機の保護装置。

- (2)遮断手段は、クラッチの接続を遮断するクラッチ遮断手段である、前記特許請求の範囲第(1)項記載の自動変速機の保護装置。
 - (3)遮断手段は、クラッチ駆動ソレノイドの電

源を遮断するリレーである、前記特許請求の範囲 第(2)項記載の自動変速機の保護装置。

3.発明の詳細な説明

本 発明は自動変速機に関し、特に、複数のギア接続機構とそれぞれの接続機構に対応する複数のクラッチを備えて、入力軸と出力軸との回転速度比を自動的に変える自動変速機の保護装置に関する。

この種の変速機に、たとえば第1図に示すようなものがある。第1図を参照して説明すると、1が入力軸で2が出力軸である。入力軸1の左側にはエプロペラシャカで2が接続される。3おはソレカを接続される。3おはソレカーのよび4がクラッチである。には入力軸1に接続してありませんの一端は一つのよび6に接続してあり、であり、チ4の一端は入力軸1に接続してあり、のよび8に接続してあり、6、7および12と

噛み合っている。

歯車5-9,6-10,7-11および8-12 の各租が、それぞれ第1速, 第3速, 第2速およ び第4速のときに接続される歯車である。クラッ チ3、歯車5および6は一体になっており、クラッ チ3が接続すると歯車5および6が回転する。ま たクラッチ4、歯車7および8が一体になってお り、クラッチ4が接続すると歯車7および8が回 転する。歯車9,10,11および12は出力軸 2に対して回動自在になっている。歯車9,10 および歯車11,12の間には、それぞれ出力軸 2に固者した切換接続機構13および14が備わっ ている。したがって、第1速にする場合には切換 接続機構13を歯車9に接続し、第3速にする場 合には13を歯車10に接続する。また第2速に する場合には切換接続機構14を歯車11に接続 し、第4速にする場合には14を歯車12に接続 する.

実際の車輌の走行状態において、たとえば第 1 速では切換接続機構 1 3 が歯車 9 に接続されクラッ

チ3が入力輸1と接続されている。この状態から 第2速に切換える場合、まず切換接続機構14を 歯車11に接続し、その後に、少しずつクラッチ 3を離しつつクラッチ4を接続する。第2速から 第3速に切換る場合には同様にして、切換接続機 構13を歯車10に接続した後で、少しずつクラッチ チ4を離しつつクラッチ3を接続する。

ところが、この種の変速機においては入力軸1と 出力軸2を接続する経路が2系統あるので、もし もクラッチ3とクラッチ4との接続のタイミング を誤まって2つのクラッチを同時に完全な接続が 態にすると、出力軸2には異なる部分に異なる回 転速度の力が加わるので、出力軸2が折れたり、 歯車を破損することになる。たとえばギア切換機 構が故障した場合は、2つのクラッチが同時に 接続状態になる可能性がある。

本発明は、最悪の場合でも制御の誤りによりシャフト、歯車等の破損が生じないようにすることを 第1の目的とし、安価な自動変速機を提供するこ

とを第2の目的とする。

上記の目的を達成するために、本発明においては、各部の歯車接続状態を検出して、2組以上の変速歯車が同時にシャフトに連結している状態が所定時間以上維続すると、クラッチ等を自動的に切り離して変速機を保護する。これによれば、たとえばリレー等でクラッチを制御するソレノイドの電源を遮断する等比較的簡単な構成で、確実に変速機を保護しうる。

以下、図面を参照して一実施例を説明する。第2 a 図に一実施例の自動変速機の概略プロックを示し、第2 b 図に変速機構の概略を示す。まで第2 b 図を参照して説明する。この実施例ではは変速機には第1速,第2速,第3速の歯車6,10,5 以ハース用の歯車5,9,第3速の歯車6,10,以パースの歯車15,16,17,第1クラッチ3等が1組の変速機構(ギアボックス)を構成しており、第2速の歯車7,11,第4の歯車8,1

成している。出力輸2と歯車17は切換接続機構18で連結される。

コンピュータユニットCPUの出力ポートからは、 第1速, 第2速, 第3速, 第4速およびリバース の各歯車を選択接続するための5つのソレノイド 付勢信号, 第1クラッチ3を調圧制御するための アナログ制御信号、第2クラッチ4を調圧制御するためのアナログ制御信号、および第2クラッチ4を調圧制御するためのソレノイド付勢信号が出力される。切換接続機構13、14および18、第1クラッチ3、および第2クラッチ4はこの実施例では油圧制御になっている。切換接続機構13はソレノイドSL1、SL2、SL3の付勢により動作し、切換接続機構14はSL4、SL5の付勢により動作し、第1クラッチ4はSL6の付勢により動作し、第2クラッチ4はSL

第3図に、第2a図の自動変速機の概略動作を 示す。第3図を参照して説明する。

まず発逃する場合、第1速の歯車9に切換接続機構13を接続し、第1クラッチ3をゆっくりと接続する。第1速から第2速への変速指令があると、第2速歯車11に切換接続機構14を接続する。そして、第2クラッチ4の接続を開始するとともに第1クラッチ3の切離しを開始する。第1クラッチ3が離れたら、第1速歯車9から切換接続機構

ら切り離す。

第4図に、第2a図の制御コンピュータユニッ トCPUに含まれる保護回路30を示す。 第4回 を参照して説明する。 S E 1 , S E 2 , S E 3 , SE4およびSE5は、切換接続機構13,14 および15を駆動するソレノイドSL1、SL2、 SL3, SL4およびSL5のドライバである. ドライバSE1, SE2およびSE3の各々の出 カ編はブロックB1の入力端に接続してあり、S E4およびSE5の出力端はブロックB2の入力 端に接続してある。ブロックB1およびB2はノ ア (NOR) 回路である。ブロックB1の出力端 とB2の出力端はブロックB3の入力端に接続し てある。ブロックB3はオア(OR)回路である。 ブロックB3の出力端はブロックB4に接続して ある。ブロックB4は、タイマ回路であって、抵 抗器とコンデンサでなる時定数回路とアナログ比 較器とでなっている。VR1が時定数を設定する 可変抵抗器である。この実施例では、VR1の間 盤によりタイマの時間を0.5~1.5秒の範囲で変更

13を離す。第2速から第3速への変速指示がある場合、および第3速から第4速への変速指示がある場合も上記と同様の動作を行なう。

第2速から第1速への変速指示があると、第1速 の歯車9に切換接続機構13を接続する。そして、 第1クラッチ3の接続を開始するとともに第2ク ラッチ4の切離しを開始する。第2クラッチ4が 離れたら、第2速の歯車11から切換接続機構1 4を切り離す。第3速から第2速に変速する場合 および第4速から第3速に変速する場合も同様で ある。

第1速の状態から停止に移る場合、第1クラッチ3および第2クラッチ4を共に切り離し、切換接続機構13および14をニュートラルに設定する。そしてリバース設定指示があるかどうかをチェックする。リバース設定指示があると、リバース歯車17に切換接続機構18を接続し、第1クラッチ3の切り離しを開始し、これが離れたら切換接続機構18をリバース歯車17か

しうるようになっている。ブロックB4の出力婚 にはインバータIN1およびIN2を接続してあ る。インバータINIの出力端はマイクロコンピュ - タのリセット入力端に接続してある。この実施 例ではマイクロコンピュータは低レベルしでリセッ トがかかるようになっている。インバータIN2 の出力端はリレーRLを駆動するトランジスタQ 1に接続してある。リレーRLはノーマリクロー ズ接点を2系統備えている。これらの接点は、そ れぞれ第1クラッチ3のソレノイドSL6および 第2クラッチ4のソレノイドSL7の電源ライン に挿入してある。DVIおよびDV2がソレノイ ドSL6およびSL7の制御回路であり、トラン ジスタQ2およびQ3 がそれぞれのドライバであ る。リレーRLのソレノイドには、並列に発光ダ イオード表示器を接続してある。

ドライバSE1,SE2およびSE3の出力端が 全てL(すなわちソレノイドSL1,SL2およ びSL3が消勢)であると、ノア回路B1の出力 端は高レベルHになるが、ドライバSE1,SE

特開昭59- 97349 (4)

車9に切換接続機構13が接続し、第1クラッチ

3が接続状態にあるとき、第2速への変速指示が

あると、第2速の歯車11に切換接続機構14を

接続し、その後にゆっくりと第1クラッチ3を離

しながら第2クラッチ4を接続する。コンピュー

タCPUが正常に動作し変速動作がうまくいくと、

変速動作を開始してから所定時間Tnで変速を完

了する。ところが万一変速動作中にコンピュータ

CPUが暴走すると、第1速歯車9および第2速

歯車11が出力軸2に接続され、クラッチ3およ

び4が共に接続された状態で動作を停止すること

になる。この場合、変速動作開始からTmを経過すると第4図に示す保護回路30が作動し、クラッ

チ3,4のソレノイドの電源を遮断して出力軸2

の破損を防止する。またこの実施例では、それと

同時にコンピュータCPUにリセットをかけて、

以上のとおり本発明によれば、万一変速制御回

路が誤動作を生じた場合にも出力輪等の破損は確

2 および S E 3 のいずれか 1 つがH(すなわちソ レノイド付勢)になると、BIの出力端が低レベ ルしになる。また、ドライバSE4およびSE5 の出力端が共にしであるとノア回路B2の出力端 はHになるが、ドライバSE4又はSE5の出力 端がHになると、B2の出力端がしになる。した がって、オア回路B3の出力端は、ソレノイドS L1, SL2およびSL3のいずれかとソレノイ ドSL4およびSL5のいずれかが同時に付勢さ れるときのみHになり、それ以外ではLになる。 タイマ回路 B 4 は、入力端がしであると出力端を Lにするが、入力端がHになると、所定時間 T m を経過した後で出力端をHに反転する。タイマB 4 の出力端がHになると、インパータIN 2 およ ぴトランジスタQ1を介してリレーRLをオンし、 ソレノイドSL6およびSL7の電源ラインを遮 断(すなわちクラッチ断)する。

第5回に、第1速から第2速に変速する場合の クラッチおよび歯車の概略動作タイミングを示す。 第5回を参照して説明する。第1速、すなわち歯

R L : リレー (遮断手段)

SL1~SL7: ソレノイド

暴走を止め所定の動作に戻す。

実に防止しうる.

特許出願人 アイシン精機株式会社(外1名) 代理人 弁理士 杉信 興

4. 図面の簡単な説明

第1 図は自動変速機の機構部の一例を示す鞍断面図、第2 a 図は本発明の一実施例を示す鞍置ブロック図、第2 b 図は第2 a 図の鞍置の変速機構を示す鞍断面図、第3 図は第2 a 図の制御コンピュータユニット C P U の保護回路 3 0 を示すブロック図、第5 図は第2 a 図の鞍置の第1 速から第2 速への変速動作の一例を示すタイミングチャートである。

1:入力軸 2:出力軸

3:第1クラッチ 4:第2クラッチ

5, 6, 7, 8, 9, 10, 11, 12, 15,

16,17:歯車

13,14,18:切換接統機構(ギア接続機構)

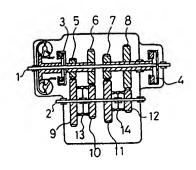
30:保護回路(制御手段)

B1, B2:NOR回路 B3:OR回路

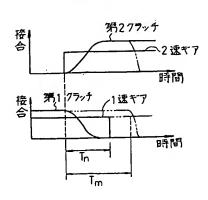
B 4 : タイマ回路

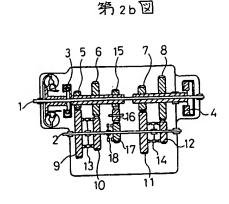
SE1, SE2, SE3, SE4, SE5:ソレ ノイドドライバ (ギア接続検出手段)

第1回



第5回





第2a 図

